

ФИО	Соловьева Людмила Александровна	
Образование	Национальный исследовательский ядерный университет «МИФИ», специальность 140306 «Электроника и автоматика физических установок», специалист, инженер-физик.	
Направление подготовки	05.13.05 Элементы и устройства вычислительной техники и систем управления	
Отдел	Отдел проектирования аналого-цифровых блоков	
Форма обучения	Очная	
Период обучения	15.08.15 – 31.06.19	
Тема научно-квалификационной работы	Методики построения статических КМОП ОЗУ для малопотребляющих вычислительных устройств	
Научный руководитель	к.т.н. Кириченко Павел Григорьевич	
Владение иностранными языками, в какой степени	Английский язык, уверенное владение	
Аттестация Ученым советом:		
Дата	Номер и дата протокола Ученого совета	Результаты прохождения аттестации (оценка)
Утверждение темы диссертации	24 сентября 2015 г., протокол №3	Тема (Методики построения статических КМОП ОЗУ для малопотребляющих вычислительных устройств) утверждена
Промежуточная аттестация (первый семестр)	Декабрь 2015	Аттестована с оценкой хорошо
Годовая аттестация (за 1 год обучения)	Май 2016	Аттестована с оценкой отлично
Промежуточная аттестация (третий семестр)	Декабрь 2016	Аттестована с оценкой отлично
Годовая аттестация (за 2 год обучения)	Май 2017	Аттестована с оценкой хорошо
Промежуточная аттестация (пятый семестр)	Декабрь 2017	Аттестована с оценкой хорошо
Годовая аттестация (за 3 год обучения)	Июнь 2018 протокол №1	Аттестована с оценкой отлично
Сдача кандидатских экзаменов:		
	Дата (год)	Оценка
История и философия науки	2017	Отлично
Иностранный язык	2016	Хорошо
Специальность (Элементы и устройства вычислительной техники и систем управления)	2018	Отлично
Б1.В.ОД Обязательные дисциплины:		
Педагогика и психология высшей школы	2016	Зачет
Методология научного исследования	2016	Зачет
Информационные средства научных исследований на супер ЭВМ	2016	Зачет
Дисциплины по выбору:		
Методы радиационных исследований изделий электронной техники	2016	Зачет
Проектирование высокопроизводительных вычислительных систем. Суперкомпьютеры	2016	Зачет



Педагогическая практика:					
Место прохождения		Количество часов, в т.ч. аудиторных	Результаты прохождения		
НИЯУ МИФИ		108 ак.ч.	Отчет по педагогической практике, аттестация Аттестована		
Публикации (патенты) по теме исследования:					
№ п/п	Наименование работы, ее вид	Выходные данные	Объем п.л	Соавторы	Рецензия
1	Заказной блок регистрового файла (РФ) с 8 портами чтения и 4 портами записи по технологии 0,25 мкм КМОП КНИ, свидетельство о регистрации топологии	Свидетельство о государственной регистрации топологии интегральной микросхемы №2013630163	1	Кириченко П.Г.	
2	Блок TLB (буфер преобразования адресов) по технологии 28 нм КМОП	Свидетельство о государственной регистрации топологии интегральной микросхемы №2015630124	1	Кириченко П.Г., Сысоева О.В.	
3	Регистровый файл размером 32 64-разрядных слова, имеющий 4 порта записи и 8 портов чтения по технологии 0,18 мкм, свидетельство о регистрации топологии	Свидетельство о государственной регистрации топологии интегральной микросхемы №2016630045	1	Кириченко П.Г., Тарасов И.В.	
4	Проектирование 14-портового регистрового файла и буфера трансляции адресов со сниженным потреблением с учетом особенностей технологии 28 нм, статья в журнале	VII Всероссийская научно-техническая конференция "Проблемы разработки перспективных микро- и наноэлектронных систем – 2016 (МЭС-2016)". Сб. научн. трудов. / Под ред. А. Л. Стемпковского - М.: ИППМ РАН, 2016	7	Кириченко П.Г., Тарасов И.В.	
5	Проектирование гибридного регистра ассоциативной памяти, статья в журнале	VII Всероссийская научно-техническая конференция "Проблемы разработки перспективных микро- и наноэлектронных систем – 2016 (МЭС-2016)". Сб. научн. трудов. / Под ред. А. Л. Стемпковского - М.: ИППМ РАН, 2016	7		
6	Сложно-функциональный блок физического уровня USB 2.0 по технологии КМОП 65нм	Свидетельство о государственной регистрации топологии интегральной микросхемы №2017630083		Сысоева О.В., Агафонов А.Е., Буякова О.Н., Катунин Ю.В., Осина С.Э., Тарасов И.В.	
7	Организация массива памяти многопортовых регистровых файлов, обеспечивающая снижение потребляемой мощности, статья в журнале	МИКРОЭЛЕКТРОНИКА, 2017, том 46, № 5, с. 360–369	10	Кириченко П.Г.	
8	Особенности построения цифровых репликаторов для систем искусственного интеллекта, тезисы доклада	2018, XVII Всероссийская научно-техническая конференция «Электроника, микро- и наноэлектроника»	2	Краснюк А.А., Прозорова А.Г.	

Участие в научных форумах различного уровня с докладом:				
№ п/п	Название конференции	Тема доклада	Место и дата проведения	Статус конференции (рег.,межд.)
1	VII Всероссийская научно-техническая конференция "Проблемы разработки перспективных микро- и наноэлектронных систем" МЭС-2016	Проектирование 14-портового регистрового файла и буфера трансляции адресов со сниженным потреблением с учетом особенностей технологии 28 нм	Москва, Зеленоград, 3 – 7 октября 2016	региональная
2	VII Всероссийская научно-техническая конференция "Проблемы разработки перспективных микро- и наноэлектронных систем" МЭС-2016	Проектирование гибридного регистра ассоциативной памяти	Москва, Зеленоград, 3 – 7 октября 2016	региональная
3	XVII Всероссийская научно-техническая конференция «Электроника, микро- и наноэлектроника»	Особенности построения цифровых репликаторов для систем искусственного интеллекта	Суздаль, 14 – 18 мая 2018	региональная
Участие в грантах:				
№ п/п	Тема и № гранта	Название фонда/ организации	Руководитель	Участники
Зарубежная стажировка:				
№ п/п	Название стажировки	Страна и место прохождения	Период прохождения	Результат
Награды и поощрения в научной сфере:				
№ п/п	Название (вид) награды (поощрения)			Уровень награды
Участие в общественных мероприятиях института				
№ п/п	Название (вид) мероприятия			

Научный руководитель  (Кириченко П.Г.)